

METODA DZIEL I ZWYCIĘŻAJ (CD.)

3.4 Sieci przełączników

Przełącznikiem dwustanowym nazywamy urządzenie o dwóch portach wejściowych i dwóch portach wyjściowych, które:

- w stanie 1 przesyła dane z wejścia i na wyjście i (dla $i = 0, 1$),
- w stanie 2 przesyła dane z wejścia i na wyjście $(i + 1) \bmod 2$ (dla $i = 0, 1$).

Rysunek 1: *Przełącznik dwustanowy*

Łącząc ze sobą przełączniki otrzymujemy *sieci przełączników*, które poprzez różne ustawienia przełączników mogą realizować różne permutacje danych.

Rysunek 2: *Przykład sieci przełączników o 6 wejściach*

PROBLEM:

Dane: liczba naturalna n .

Zadanie: skonstruować sieć $Perm_n$ przełączników realizującą wszystkie permutacje n elementów.

Kryteriami określającymi jakość sieci są:

- liczba przełączników;
- głębokość sieci, tj. długość maksymalnej drogi od portu wejściowego do portu wyjściowego. Długość ta mierzona jest liczbą przełączników znajdujących się na drodze od portu wejściowego sieci do portu wyjściowego (oczywiście połączenia między przełącznikami są jednokierunkowe).

3.4.1 Konstrukcja

Dla prostoty ograniczymy się do konstrukcji sieci dla n będącego potęgą liczby 2.

Konstrukcja oparta jest za zasadzie Dziel i Zwyciężaj i sprowadza się do sprytnego rozesłania danych wejściowych do dwóch (zbudowanych rekurencyjnie) egzemplarzy sieci o $n/2$ wejściach, a następnie na umiejętnym połączeniu portów wyjściowych tych podsieci. Istota tej konstrukcji przedstawiona jest na poniższym rysunku.

Rysunek 3: Konstrukcja sieci dla $n = 8$

Porty wejściowe sieci połączone przełącznikiem w pierwszej warstwie oraz porty wyjściowe połączone przełącznikiem w ostatniej warstwie będziemy nazywać portami *sąsiednimi*.

Fakt 1 *Tak skonstruowana sieć ma głębokość $2 \log n - 1$ i zawiera $\Theta(n \log n)$ przełączników.*

DOWÓD: Głębokość sieci wyraża się równaniem

$$G(2^k) = \begin{cases} 1 & \text{dla } k = 1 \\ G(2^{k-1}) + 2 & \text{dla } k > 1 \end{cases}$$

a liczba przełączników - równaniem:

$$P(2^k) = \begin{cases} 1 & \text{dla } k = 1 \\ 2P(2^{k-1}) + 2^k & \text{dla } k > 1 \end{cases}$$

□

3.4.2 Poprawność konstrukcji

Niech π będzie dowolną permutacją n -elementową. Pokażemy, że istnieje ustawienie przełączników sieci realizujące π , tj. takie, że dane z i -tego portu sieci zostaną przesłane na $\pi(i)$ -ty port wyjściowy (dla $i = 1, \dots, n$). Istnienie takiego ustawienia będzie konsekwencją istnienia odpowiedniego dwukolorowania wierzchołków w następującym grafie $G_\pi = (V, E)$.

- Zbiór $V = V_I \cup V_O \cup V_M$ składa się z:
 - n wierzchołków (podzbiór V_I) odpowiadających portom wejściowym sieci;
 - n wierzchołków (podzbiór V_O) odpowiadających przełącznikom z ostatniej warstwy sieci (po dwa wierzchołki na każdy przełącznik);
 - n wierzchołków (podzbiór V_M) dodanych ze względów technicznych.
- Wszystkie wierzchołki z V etykietujemy:
 - wierzchołek z V_I odpowiadający i -temu portowi wejściowemu otrzymuje etykietę i ;

- wierzchołki z V_O , z pary odpowiadającej j -temu przełącznikowi ostatniej warstwy, otrzymują etykiety i'' i k'' , takie, że $2j - 1 = \pi(i)$ oraz $2j = \pi(k)$ (innymi słowy na porty wyjściowe j -tego przełącznika mają być wysłane wartości z i -tego oraz k -tego portu wejściowego sieci);
- wierzchołki z V_M otrzymują w dowolny sposób różne etykiety ze zbioru $\{1', 2', \dots, n'\}$.
- Zbiór $E = E_I \cup E_O \cup E_M$ składa się z:
 - $n/2$ krawędzi (podzbiór E_I) łączących wierzchołki o etykietach $2i - 1$ i $2i$, a więc takie, które odpowiadają sąsiednim portom wejściowym;
 - $n/2$ krawędzi (podzbiór E_O) łączących wierzchołki odpowiadające temu samemu przełącznikowi ostatniej warstwy;
 - $2n$ krawędzi (podzbiór E_M) łączących wierzchołki o etykietach i i i' oraz wierzchołki o etykietach i' i i'' .

Fakt 2 *Graf G_π jest sumą rozłącznych cykli parzystej długości.*

DOWÓD: Stopień każdego wierzchołka w G_π jest równy 2, a więc G jest sumą rozłącznych cykli. Są one parzystej długości, ponieważ, jak łatwo zauważyć, każdy cykl zawiera parzystą liczbę wierzchołków z V_I , parzystą liczbę wierzchołków z V_O , a więc także parzystą liczbę wierzchołków z V_M . $\square$

Z faktu tego wprost wynika istnienie kolorowania wierzchołków G_π dwoma kolorami (powiedzmy białym i czarnym). Kolorowanie to ma następujące własności:

- Wierzchołki odpowiadające sąsiednim portom (zarówno wejściowym jak i wyjściowym) otrzymują różne kolory.
- Wierzchołki o etykietach i oraz i'' otrzymują ten sam kolor (dla każdego $i = 1, \dots, n$).

Stąd wnioskujemy istnienie ustawienia przełączników realizującego π :

- Przełączniki z pierwszej warstwy ustawiamy tak, by dane z portów białych (dokładniej: których odpowiadające wierzchołki otrzymały kolor biały) były przesłane do górnej podsieci $Perm_{n/2}$.
- Przełączniki w górnej podsieci $Perm_{n/2}$ ustawiamy tak, by permutowała swoje dane zgodnie z permutacją π . Dokładniej:
Niech $K = k_1, \dots, k_{n/2}$ będzie ciągiem etykiet białych wierzchołków z V_I w kolejności ich występowania w ciągu $\{1, 2, \dots, n\}$ a $L = l_1, \dots, l_{n/2}$ ciągiem etykiet białych wierzchołków z V_O w kolejności ich występowania w ciągu $\pi(1), \dots, \pi(n)$. Niech $\pi_a : \{1, \dots, n/2\} \rightarrow \{1, \dots, n/2\}$ będzie permutacją taką, że $\pi_a(i) = j$ wtedy i tylko wtedy gdy $l_j = k_i$. Przełączniki ustawiamy tak, by podsieć realizowała permutację π_a . Takie ustawienie istnieje na mocy indukcji. Podobne rozważania przeprowadzamy dla dolnej podsieci $Perm_{n/2}$.
- Dla przełączników ostatniej warstwy stosujemy następującą regułę:
Niech i'' będzie etykietą białego wierzchołka z pary odpowiadającej j -temu przełącznikowi, a k'' - etykietą czarnego wierzchołka z tej pary. Jeśli i poprzedza k w permutacji π (tzn. $i = \pi(2j - 1)$ oraz $k = \pi(2j)$) przełącznik ustawiamy na wprost, w przeciwnym razie ustawiamy na ukos.